

2022 年“兆芯-信息学院”联合培养项目型硕士招生简介

上海科技大学 (ShanghaiTech University, 简称上科大、ShanghaiTech) 是一所由上海市人民政府与中国科学院共同举办、共同建设, 由上海市人民政府主管的全日制普通高等学校, 2013 年 9 月 30 日经教育部批准同意正式建立, **2022 年 2 月 14 日入选第二轮“双一流”建设高校**。学校致力于服务国家经济社会发展战略, 培养科技创新创业人才, 提供科技解决方案及发挥思想库作用, 积极投身高等教育改革、参与上海科创中心建设, 努力建设一所小规模、高水平、国际化的研究型、创新型大学。学校位于上海—浦东新区—张江高科技园中区, 是建设中的张江综合性国家科学中心的重要组成部分, 与上海同步辐射光源、国家蛋白质科学研究 (上海) 设施、中科院上海高等研究院、上海微小卫星工程中心、中科院上海药物所新药研发平台等国家级大科学设施和科研机构融为一体, 与张江高新区的产业界、投资界有机衔接。

上海科技大学信息科学与技术学院 (SIST) 将投身国家高等教育改革创新事业, 立志成为一个拥有世界级科研实验室和教授团队的顶级学术科研机构。信息学院致力于营造一个开放、自由、独立的学术氛围, 支持和激励学院每一位科研人员最大限度地将自身学术潜能转化为令人瞩目的科研成就。信息学院致力于成为信息科学与技术领域未来科学家、工程师、创业者和产业领军人物的摇篮, 为中国乃至世界的经济转型和发展做出关键性的贡献。

一、项目简介

上海兆芯集成电路有限公司 (以下简称“兆芯”) 是成立于 2013 年的国资控股公司, 注册资本 116,995.0333 万美金。总部位于上海张江, 在北京、西安、济南等地设有子公司。

兆芯拥有一大批具备硕士、博士学历的专职研发人员, 是国内领先的芯片设计研发厂商,

同时掌握中央处理器、图形处理器、芯片组三大核心技术，具备相关 IP 自主设计研发的能力。

兆芯致力于研发中国自主知识产权的核心处理器芯片。兆芯自主研发的中央处理器基于国际主流的 x86 指令集，产品性能国内领先，广泛应用于台式机、笔记本、一体机、存储服务器、磁盘阵列、工控整机等多种形态产品的设计生产。

在国内全产业链整合方面，兆芯始终保持高度开放的合作态度，与来自芯片制造、封装测试、整机制造、固件开发、操作系统及软件开发、系统集成等环节的国内领军企业均形成密切的合作关系，共同为扩大、完善产业生态不遗余力。

兆芯将持续发挥自身核心优势，协同产业链伙伴共谋发展，为推动我国信息产业的整体发展不断贡献力量。

二、招生学科及名额

招生学科	计划招生数	课题方向
计算机科学与技术	1 名	编译器优化
电子科学与技术	4 名	芯片的设计、验证、后端实现

三、报考条件

- 1、需满足信息学院招收 2022 年学术型硕士研究生的复试分数线要求。
- 2、本科所学专业为电子、微电子、集成电路设计与集成系统、计算机科学与技术、电子信息科学与技术、计算机、应用数学、通信工程等理工类专业等。
- 3、学习成绩优秀、对芯片研发工作有浓厚兴趣，并具有较强的或潜在的研究能力。
- 4、具有良好的英文交流、写作能力。

四、报名方式

有意报考该项目的考生，请登录 <https://www.wenjuan.com/s/ymuAZb/#>填写个人相关信息和报名意向(并在报考类别意向中选择:企业项目型学硕),名额有限招满即止。

五、联系方式

联系人 1: 傅老师 信息学院研招办

邮箱: admission.sist@shanghaitech.edu.cn

联系人 2: 刘佳 上海兆芯集成电路有限公司

邮箱: ivyliu@zhaoxin.com